

بسمه تعالی
سوابق علمی و پژوهشی



مشخصات فردی:

نام: حبیب‌اله

نام خانوادگی: آدرنگ

تاریخ تولد: ۵۹/۷/۲۱

نام و نشانی محل کار: دانشگاه آزاد اسلامی واحد نور - گروه برق الکترونیک

شغل (سمت یا مسئولیت): عضو هیئت علمی و مدیر گروه مقطع کارشناسی ارشد برق - الکترونیک

مرتبه علمی: استادیار مدرک تحصیلی: کارشناسی ارشد گرایش: الکترونیک

پست الکترونیک: habibadrang@gmail.com

اطلاعات تحصیلی: (کارشناسی ارشد و دکتری با ذکر گرایش)

مدرک تحصیلی	دانشگاه	کشور	سال اخذ مدرک	گروه علمی	رشته تحصیلی
کارشناسی	صنعتی اصفهان	ایران	۱۳۸۲	الکترونیک	برق
کارشناسی ارشد	فردوسی مشهد	ایران	۱۳۸۴	الکترونیک	برق
دکترای	مازندران	ایران	۱۳۹۱	الکترونیک	برق

فعالیت های علمی :

الف - مقالات :

۱- مقالات چاپ شده در مجلات معتبر داخلی یا خارجی

اسامی همکاران	مشخصات نشریه		عنوان مقاله	ردیف
	سال	نام نشریه		
1-Habib Adang 2-Hossein Miar Naimi	2012	TCAS I	Modeling of Jitter in Bang-Bang CDR with Fourier Series Analysis	1
1-Habib Adang 2-Hossein Miar Naimi	2013	TCAS II	Nonlinear Analysis of BBCDR Jitter Generation Using VOLTERRA Series	2
1-Habib Adang 2-Hossein Miar Naimi	2013	Amirkabir MISC Journal	Modeling of Jitter in Second Order Bang-Bang Clock and Data Recovery Circuits	3
1-Hossein Miar Naimi 2-Habib Adang	2013	COMPEL	A Novel Approach to Analysis and Design of Bang-Bang CDR Circuits	4
1-Habib Adang 2-Hossein Miar Naimi	2013	Majlesi Journal of Telecommunication Devices	Bang- Bang Clock and Data Recovery Circuits – A Survey	5
1-Habib Adang 2-Seyed Saleh Ghoreishi	2013	Majlesi Journal of Telecommunication Devices	A New Dual-Frequency LC oscillator Analysis and Design	6
1-Habib Adang	2011	SRE	A New Systematic Procedure for Analysis of Third-Order Charge Pump PLL	7
1- Amir Ebrahimi 2-Hossein Miar Naimi 3- Habib Adang	2011	IEICE transactions on electronics	Remarks on Transient Amplitude Analysis of MOS Cross-Coupled Oscillators	8

۲- مقالات پذیرفته شده در همایش های علمی داخلی و بین المللی :

اسامی همکاران به ترتیب اولویت	مشخصات همایش			عنوان مقاله	ردیف
	سال	محل برگزاری	نام همایش		
1-Habib Adrang 2-Hossein Miar Naimi	2009	ترکیه	IEEE ECCTD Conference	Novel Method for Analysis and Design of Third-Order Charge Pump PLL	1
1-Habib Adrang 2-Hossein Miar Naimi	2009	مکزیک	IEEE MWSCAD Conference	A Type III Fast Locking Time PLL with Transconductor-C Structure	2
1-Habib Adrang 2- K.Mafinejhad, 3- R. Lotfi, 4- A.Tajalli	2006	یونان	IEEE ISCAD Conference	A Low-Power CMOS Gm-C Filter for Wireless Receiver Applications with On-Chip Automatic Tuning System	3
1-Habib Adang 2-Hossein Miar Naimi	2012	ایران	کنفرانس مهندسی برق	مدلسازی و آنالیز جیتر در حلقه قفل فاز غیر خطی بنگ- بنگ	4
1-Habib Adang	2012	ایران	کنفرانس ملی - آزاد نجف آباد	تحلیل گذرا حلقه قفل فاز پمپ بار نوع دو مرتبه سوم با فیلتر حلقه مرتبه دوم	5
۱- حبیب آدرنگ ۲- رضا قادری	۱۳۸۸	ایران	کنفرانس مهندسی برق ایران	مدلسازی اندازه ترانزیستور MOS با استفاده از شبکه های عصبی و طراحی آپامپ نمونه	6

ب - طرح های پژوهشی (پایان یافته/در دست اجرا/در دست داوری) :

ردیف	عنوان طرح	مسئولیت در طرح	دستگاه سفارش دهنده (داخل یا خارج سازمان)	تاریخ شروع و خاتمه
۱	روشی جدید و کامل جهت تحلیل و طراحی حلقه قفل فاز پمپ بار مرتبه سوم	مجری		اردیبهشت ۹۰ تا تیر ۹۱
۲	تحلیل و طراحی یک نوسان ساز چند بانده برای استفاده در ساختارهای فرستنده-گیرنده رادیویی چند حالته	مجری		خرداد ۹۱ تا تیر ۹۲